

THÔNG BÁO TUYỂN DỤNG

Sơ lược về Uniquify

Có trụ sở tại Thung lũng Silicon, Uniquify (www.uniquify.com) là một công ty cung cấp dịch vụ thiết kế ASIC và IP bán dẫn. Công ty có trung tâm thiết kế tại Santa Clara, California và Pune, Ấn Độ; và duy trì văn phòng kinh doanh ở Austin, Santa Clara, Seoul, Đài Bắc và Tel Aviv. Uniquify cung cấp thiết kế SoC và các giải pháp IP hàng đầu. Chúng tôi cung cấp một loạt các dịch vụ "ideas2silicon – từ ý tưởng đến silicon" từ đặc tính kỹ thuật, RTL, thiết kế/kiểm tra logic, thiết kế vật lý, đến sản xuất. Perseus, hệ thống quản lý thiết kế độc quyền của chúng tôi cho phép chúng tôi cung cấp thiết kế SoC phức tạp nhất với thời gian nhanh nhất.

Cơ hội nghề nghiệp:

Gia nhập công ty Uniquify Việt Nam (UNQVN), Bạn sẽ có nhiều cơ hội để tham dự các lớp tập huấn kỹ thuật, liên quan đến các lĩnh vực công việc chính của UNQVN:

1. Thiết kế Front-to-back SOC với Công nghệ mới nhất như 28nm và hơn nữa.
2. Kiểm tra & tích hợp thiết kế SoC phức tạp.
3. Toàn bộ quy trình thiết kế từ RTL đến GDS với hệ thống quản lý thiết kế Perseus™
4. Design-For-Test (DFT) và Multiple Corners Static Timing Analysis (STA) để nâng cao độ tin cậy và hiệu suất sản xuất.
5. Thiết kế vi mạch tương tự tốc độ cao cho hệ thống DDR, giao tiếp HDMI, LVDS, PLL, USB, SATA, IO.
6. Thiết kế mix-signal analog IP siêu tiết kiệm năng lượng thấp và mật độ cao.
7. Thiết kế layout để tối thiểu độ sai lệch quy trình thiết kế, và thiết kế layout cho những công nghệ mới như FinFet hoặc FDSOI.
8. Tự động hóa quy trình thiết kế nhằm nâng cao hiệu suất và giảm thiểu rủi ro cho những thiết kế SOC phức tạp.

Yêu cầu:

- Sinh viên năm cuối ngành điện tử viễn thông hoặc kỹ thuật máy tính.
- Có kỹ năng gỡ lỗi, tư duy logic và phân tích vấn đề.
- Có kiến thức cơ bản về ngôn ngữ lập trình: TCL, Perl, and/or C-shell.
- Biết làm việc trong môi trường Linux.
- Có kiến thức cơ bản về thiết kế logic đồng bộ.
- Được đào tạo về thiết kế IC số.

- Được đào tạo về viết & kiểm tra Verilog.
- Biết về ASIC (Backend design: DFT, Layout, STA).
- Biết sử dụng phần mềm mô phỏng mạch (HSPICE hoặc Spectre)
- Hiểu rõ về sự sai lệch trong quy trình thiết kế bán dẫn
- Có kiến thức điện tử cơ bản: phần tử thụ động (R, L, C), phần tử tích cực (BJT, MOSFET), biến đổi Laplace, hàm truyền.
- Có kỹ năng giao tiếp tốt, năng động và khả năng làm việc nhóm.
- Điểm trung bình cao.
- Thông thạo tiếng Anh.

Nộp hồ sơ:

- Ứng viên quan tâm vui lòng gửi hồ sơ cho Phòng Nhân sự theo địa chỉ email **unq_vn_hr@uniquify.com**
- Hồ sơ gồm có:
 - CV tiếng Anh
 - Bảng điểm
 - Chứng chỉ TOEIC/ IELTS/ TOEFL